PATENT

IN THE U.S. PATENT AND TRADEMARK OFFICE

Hideyuki FURUICHI

#5

Appl. No.:

cant:

09/829,972

Group:

2661

Filed:

Àpril 11, 2001

Examiner: UNKNOWN

For:

MEXHOD OF MANYFACTURING SURFACE-EMITTING BACKLIGHT, AND SURFACE-

MECEIVED

EMITTING BACKLIGHT

DEC 0 4 2001

Technology Center 2600

L E T T E R

Assistant Commissioner for Patents Washington, DC 20231

Date: November 30, 2001

Sir:

Under the provisions of 35 U.S.C. § 119 and 37 C.F.R. § 1.55(a), the applicant(s) hereby claim(s) the right of priority based on the following application(s):

Country

Application No.

Filed

JAPAN

2000-110352

April 12, 2000

A certified copy of the above-noted application(s) is(are) attached hereto.

If necessary, the Commissioner is hereby authorized in this, concurrent, and future replies, to charge payment or credit any overpayment to Deposit Account No. 25-0120 for any additional fee required under 37 C.F.R. §§ 1.16 or 1.17; particularly, extension of time fees.

Respectfully submitted,

YOUNG & THOMPSON

Robert J. Patch, #17,355

745 South 23rd Street, Suite 200 Arlington, Virginia 22202

(703) 521-2297

Attachment

(Rev. 04/19/2000)



日本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT

US EP

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application: 2000年 4月12日

出 願 番 号 Application Number:

特願2000-110352

出 願 人 Applicant (s):

日本電気株式会社

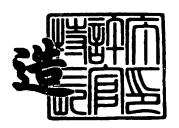
Technology Center 2600

2001年 3月16日

特 許 庁 長 官 Commissioner, Patent Office



川科



特2000-110352

【書類名】

特許願

【整理番号】

40410407

【提出日】

平成12年 4月12日

【あて先】

特許庁長官殿

【国際特許分類】

H04L 12/28

【発明者】

【住所又は居所】

東京都港区芝五丁目7番1号 日本電気株式会社内

【氏名】

古市 英之

【特許出願人】

【識別番号】

000004237

【氏名又は名称】

日本電気株式会社

【代理人】

【識別番号】

100088812

【弁理士】

【氏名又は名称】

▲柳▼川 信

【手数料の表示】

【予納台帳番号】

030982

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 ATM交換機の回線切替え用ヘッダ変換回路及びそれに用いる ヘッダ変換方法

【特許請求の範囲】

【請求項1】 回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照するATM交換機の回線切替え用ヘッダ変換回路であって、前記回線で障害が発生して予備回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換手段を有することを特徴とする回線切替え用ヘッダ変換回路。

【請求項2】 前記変換手段は、前記予備回線の回線番号を前記障害が発生 した回線の回線番号に変換して前記ヘッダ変換テーブルへ出力するよう構成した ことを特徴とする請求項1記載の回線切替え用ヘッダ変換回路。

【請求項3】 現用系回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記現用系回線の障害発生時に予め当該現用系回線と1対1に設けられた予備系回線に切替えるATM交換機の回線切替え用ヘッダ変換回路であって、前記現用系回線の障害発生時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換手段を有することを特徴とする回線切替え用ヘッダ変換回路。

【請求項4】 前記変換手段は、前記予備系回線の回線番号を前記障害が発生した現用系回線の回線番号に変換して前記ヘッダ変換テーブルへ出力するよう構成したことを特徴とする請求項3記載の回線切替え用ヘッダ変換回路。

【請求項5】 複数の現用系回線のいずれかを通して通信データを受信し、 回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うた めの情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前 記複数の現用系回線のいずれかに障害発生時に予め前記複数の現用系回線に対して共通に設けられた予備系回線に当該障害が発生した現用系回線を切替えるATM交換機の回線切替え用ヘッダ変換回路であって、前記複数の現用系回線のいずれかに障害が発生した時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した現用系回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換手段を有することを特徴とする回線切替え用ヘッダ変換回路。

【請求項6】 前記変換手段は、前記予備系回線の回線番号を前記障害が発生した現用系回線の回線番号に変換して前記ヘッダ変換テーブルへ出力するよう構成したことを特徴とする請求項5記載の回線切替え用ヘッダ変換回路。

【請求項7】 回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照するATM交換機のヘッダ変換方法であって、前記回線で障害が発生して予備回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御することを特徴とするヘッダ変換方法。

【請求項8】 前記所望の回線への交換を行う際に、前記予備回線の回線番号を前記障害が発生した回線の回線番号に変換して前記へッダ変換テーブルへ出力するようにしたことを特徴とする請求項7記載のヘッダ変換方法。

【請求項9】 現用系回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記現用系回線の障害発生時に予め当該現用系回線と1対1に設けられた予備系回線に切替えるATM交換機のヘッダ変換方法であって、前記現用系回線の障害発生時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御することを特徴とするヘッダ変換方法。

【請求項10】 前記所望の回線への交換を行う際に、前記予備系回線の回線番号を前記障害が発生した現用系回線の回線番号に変換して前記ヘッダ変換テ

ーブルへ出力するようにしたことを特徴とする請求項9記載のヘッダ変換方法。

【請求項11】 複数の現用系回線のいずれかを通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記複数の現用系回線のいずれかに障害発生時に予め前記複数の現用系回線に対して共通に設けられた予備系回線に当該障害が発生した現用系回線を切替えるATM交換機のヘッダ変換方法であって、前記複数の現用系回線のいずれかに障害が発生した時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した現用系回線に対応する情報を参照して前記所望の回線への交換を行うよう制御することを特徴とするヘッダ変換方法。

【請求項12】 前記所望の回線への交換を行う際に、前記予備系回線の回線番号を前記障害が発生した現用系回線の回線番号に変換して前記ヘッダ変換テーブルへ出力するようにしたことを特徴とする請求項11記載のヘッダ変換方法

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明はATM交換機の回線切替え用ヘッダ変換回路及びそれに用いるヘッダ変換方法に関し、特にユーザまたは他の交換機等の通信装置から通信データを受信し、回線交換をして所望の回線へ出力するATM(Asynchronous Transfer Mode)交換機の回線切替え用のヘッダ変換回路に関する。

[0002]

【従来の技術】

従来、ATM交換機においては、ユーザまたは他の交換機等の通信装置から通信でータを受信し、回線交換をして所望の回線へ出力している。すなわち、ATM交換機は上記の動作を行うために、図10に示すような構成をとっている。

[0003]

図10において、ATM交換機は回線インタフェース(IF)部1と、多重回

路2と、ヘッダ変換回路7とから構成されている。回線インタフェース部1は回線インタフェース(IF)11-1~11-nから構成され、ヘッダ変換回路7はヘッダ変換部71と、ヘッダ変換テーブル72とから構成されている。

[0004]

回線インタフェース部1は図示せぬ他装置から通信データを受信し、固定長のデータパケット(以下、セルとする)を多重回路2へ送る。多重回路2はそれぞれのセルを順番にヘッダ変換回路7へ送る(以下、この動作を"多重する"と記す)。また、多重回路2はセルと同時に、そのセルを受信した回線の回線番号もヘッダ変換回路7へ送信する。

[0005]

ヘッダ変換回路7のヘッダ変換部71は入力したセルの入力回線番号とセル内にあるVPI/VCI [Virtual Path Identifier (バーチャルパス識別子) / Virtual Channel Identifier (バーチャルチャネル識別子)] を識別する。

[0006]

ヘッダ変換部71はこの識別したVPI/VCIを基にヘッダ変換テーブル72を参照し、セルを出力するのに必要な情報を得る。この情報には出力回線番号、出力側VPI/VCI、セルの通信品質を制御するための制御信号等がある。ヘッダ変換部71はこれらの情報をセルといっしょに図示せぬスイッチ回路に送出する。尚、この技術については、特開平7-74747号公報や特開平10-79747号公報等に開示されている。

[0007]

図11に1+1重化冗長構成時のヘッダ変換回路7の動作を示す。回線番号#0の現用系セルが障害発生によって回線番号#1の予備系セルに切替わった場合、参照されるテーブルメモリは現用系のテーブル72aから予備系のテーブル72bに変わる。よって、ヘッダ変換部71がヘッダ変換テーブル72から得ることのできる情報が障害発生前後で同じになるためには、テーブル72aとテーブル72bとが全く同じでなければならない。

[0008]

図12にN:1重化冗長構成時のヘッダ変換回路7の動作を示す。回線番号#0の現用系セルが障害発生によって回線番号#N+1の予備系セルに切替わった場合、参照されるテーブルメモリは現用系のテーブル72cから予備系のテーブル72dに変わる。よって、ヘッダ変換部71がヘッダ変換テーブル72から得ることのできる情報が障害発生前後で同じになるためには、テーブル72cとテーブル72dとが全く同じでなければならない。この例では障害が発生した回線は回線番号#0で説明しているが、障害が回線番号#1で発生した場合、テーブル72dは回線番号#1のテーブルと同じでなければならない。

[0009]

【発明が解決しようとする課題】

上述した従来のATM交換機のヘッダ変換回路では、1+1重化冗長構成の場合、保守者が同じ情報を2つのテーブルに設定する必要があるので、手間がかかること、同じ情報をメモリの2つの領域に用意する必要があるので、経済的でないこと、切替わる前のテーブルと切替わった後のテーブルとが何らかのミスで一致していない場合に系切替えを正常に行うことができなくなること等の問題がある。

[0010]

また、N:1重化冗長構成の場合には、切替わった後のテーブルに対して障害 発生後に障害が発生した回線番号のテーブル内容をコピーする手段をもたなけれ ばならないこと、障害発生後にテーブルのコピーが必要なために系切替えを障害 発生後に瞬時に行うことができないこと等の問題がある。

[0011]

そこで、本発明の目的は上記の問題点を解消し、予備系セルのテーブル設定を不要とすることができ、回路規模やメモリ量を低減することができるとともに、 系切替えを高速化することができるATM交換機の回線切替え用ヘッダ変換回路 及びそれに用いるヘッダ変換方法を提供することにある。

[0012]

【課題を解決するための手段】

本発明によるATM交換機の回線切替え用ヘッダ変換回路は、回線を通して通

信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照するATM交換機の回線切替え用ヘッダ変換回路であって、前記回線で障害が発生して予備回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換手段を備えている。

[0013]

本発明による他のATM交換機の回線切替え用ヘッダ変換回路は、現用系回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記現用系回線の障害発生時に予め当該現用系回線と1対1に設けられた予備系回線に切替えるATM交換機の回線切替え用ヘッダ変換回路であって、前記現用系回線の障害発生時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換手段を備えている。

[0014] -

本発明による別のATM交換機の回線切替え用ヘッダ変換回路は、複数の現用 系回線のいずれかを通して通信データを受信し、回線交換を行って所望の回線に 出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換 テーブルの前記回線に対応する情報を参照し、前記複数の現用系回線のいずれか に障害発生時に予め前記複数の現用系回線に対して共通に設けられた予備系回線 に当該障害が発生した現用系回線を切替えるATM交換機の回線切替え用ヘッダ 変換回路であって、前記複数の現用系回線のいずれかに障害が発生した時に前記 予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した現用系 回線に対応する情報を参照して前記所望の回線への交換を行うよう制御する変換 手段を備えている。

[0015]

本発明によるATM交換機のヘッダ変換方法は、回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を

行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照するATM交換機のヘッダ変換方法であって、前記回線で障害が発生して予備回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御している。

[0016]

本発明による他のATM交換機のヘッダ変換方法は、現用系回線を通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記現用系回線の障害発生時に予め当該現用系回線と1対1に設けられた予備系回線に切替えるATM交換機のヘッダ変換方法であって、前記現用系回線の障害発生時に前記予備系回線に切替える際に前記ヘッダ変換テーブルの前記障害が発生した回線に対応する情報を参照して前記所望の回線への交換を行うよう制御している。

[0017]

本発明による別のATM交換機のヘッダ変換方法は、複数の現用系回線のいずれかを通して通信データを受信し、回線交換を行って所望の回線に出力する際に、少なくとも前記回線交換を行うための情報を格納するヘッダ変換テーブルの前記回線に対応する情報を参照し、前記複数の現用系回線のいずれかに障害発生時に予め前記複数の現用系回線に対して共通に設けられた予備系回線に当該障害が発生した現用系回線を切替えるATM交換機のヘッダ変換方法であって、前記複数の現用系回線のいずれかに障害が発生した時に前記予備系回線に切替える際に前記へッダ変換テーブルの前記障害が発生した現用系回線に対応する情報を参照して前記所望の回線への交換を行うよう制御している。

[0018]

すなわち、本発明のATM交換機の回線切替え用ヘッダ変換回路は、系切替え時に現用系セルのヘッダ変換テーブルで予備系セルのヘッダ変換を行うため、予備系セルのテーブル設定が不要となり、回路規模やメモリ量の低減が可能となり、系切替えを高速化することが可能となる。

[0019]

より具体的に、本発明のATM交換機の回線切替え用ヘッダ変換回路において、現用系回線インタフェース#0に障害が発生した場合、ヘッダ変換部に回線番号#0のセルが流れてこなくなり、代わりに予備系セル(回線番号#N+1)が流れてくるので、ヘッダ変換部はこれまでヘッダ変換テーブルの回線番号#0を参照していたのが、回線番号#N+1を参照しようとする。

[0020]

回線番号変換部は障害発生時に変換制御信号を受信することによって、回線番号 #N+1 を回線番号 #N+1 のに変換してテーブル参照を行う。これによって、ヘッダ変換部は回線番号 #N+1 のテーブルを参照しようとしても回線番号 #N+1 のテーブルを参照することになり、その結果、得ることのできるヘッダ変換テーブルの出力が障害発生前後で同じになる。

[0021]

この出力はセルを所望の回線へ出力するための情報であり、よって予備系回線番号N+1のテーブル内容を障害が発生した回線番号#0のテーブルと同一内容にすることなしに、予備系セルを現用系セルと同じ回線に出力することが可能となる。

[0022]

【発明の実施の形態】

次に、本発明の実施例について図面を参照して説明する。図1は本発明の一実施例によるATM交換機内の構成を示すブロック図である。図1において、本発明の一実施例によるATM(Asynchronous Transfer Mode)交換機はユーザまたは他の交換機等の通信装置から通信データを受信し、回線交換をして所望の回線へ出力する装置であり、回線インタフェース(IF) 部1と、多重回路2と、ヘッダ変換回路3とを備えている。

[0023]

回線インタフェース部1は回線インタフェース(IF)11-1~11-nから構成され、ヘッダ変換回路3はヘッダ変換部31と、回線番号変換部32と、ヘッダ変換テーブル33とから構成されている。

[0024]

回線インタフェース部1は他装置から通信データを受信し、固定長のデータパケット(以下、セルとする)を多重回路2へ送る。多重回路2はそれぞれのセルを順番にヘッダ変換回路3へ送る(以下、この動作を"多重する"と記す)。また、多重回路2はそのセルと同時に、そのセルを受信した回線の回線番号もヘッダ変換回路3へ送信する。

[0025]

ヘッダ変換回路3のヘッダ変換部31は入力したセルの入力回線番号とセル内にあるVPI/VCI [Virtual Path Identifier (バーチャルパス識別子) / Virtual Channel Identifier (バーチャルチャネル識別子)]を識別し、その値を回線番号変換部32及びヘッダ変換テーブル33に送る。

[0026]

回線番号変換部32は入力回線番号を処理し、ヘッダ変換回路3はこの処理された入力回線番号とVPI/VCIとを基にヘッダ変換テーブル33を参照し、セルを出力するのに必要な情報を得る。この情報には出力回線番号、出力側VPI/VCI、セルの通信品質を制御するための制御信号等がある。ヘッダ変換部31はこれらの情報をセルといっしょに図示せぬスイッチ回路に送る。

[0027]

図2は本発明の一実施例によるATM交換機の動作を示す図であり、図3は図1のヘッダ変換回路3の動作を示す図である。これら図1~図3を参照して本発明の一実施例によるATM交換機の動作について説明する。尚、本発明の一実施例によるATM交換機は冗長構成をとらない場合を示している。

[0028]

回線インタフェース部1とそれに接続される回線とが冗長構成をとらない場合、通常時、これらの回線インタフェース部1に通信データが流れている。これら回線インタフェース部1を現用系回線インタフェースとし、それに接続される回線を現用系回線とする。

[0029]

多重回路2は多重制御信号に基づき、現用系セルをヘッダ変換回路3に送る。

同時に、多重回路2はそのセルを受信した回線番号をヘッダ変換回路3に通知する。回線番号は回線インタフェース部1の回線インタフェース11-1~11nがそれぞれ固有に持っている番号である。

[0030]

ヘッダ変換部31は入力したセルの回線番号、VPI/VCIを認識し、この値でヘッダ変換テーブル33を参照する。図3には例として回線番号が#0の時を示している。

[0031]

本発明の一実施例では冗長構成をとらない場合、回線番号変換部32が何も処理を行わないため、ヘッダ変換部31は回線番号#0のテーブルを参照し、出力する回線番号、出力時のVPI/VCI、出力のための制御情報を得る。ヘッダ変換部31はこれを基にヘッダ変換をし、セルと一緒にこれらの情報をスイッチ回路に送る。

[0032]

ヘッダ変換テーブル33は一般に、回線番号、VPI/VCIをデコーダまたはCAM(Contents Addressable Memory)で一旦メモリアドレスに変換し、このアドレスでRAM(Random Access Memory)にアクセスすると、出力側データが得られる仕組みになっている。

[0033]

図4及び図5は本発明の他の実施例によるATM交換機の動作を示す図であり、図6は図5のヘッダ変換回路3の動作を示す図である。これら図4~図6を参照して本発明の他の実施例によるATM交換機の動作について説明する。尚、本発明の他の実施例によるATM交換機は1+1重化冗長構成のための回線インタフェース部4を備えた以外は本発明の一実施例と同様の構成となっており、同一構成要素には同一符号を付してある。また、同一構成要素は本発明の一実施例と同様の動作を行うが、ヘッダ変換回路3の回線番号変換部32は以下のような動作を行う。

[0034]

本発明の他の実施例によるATM交換機は1+1重化冗長構成をとり、回線インタフェース部4が現用系回線インタフェース41-1と予備系回線インタフェース41-2とからなり、それぞれ現用系回線401と予備系回線402とを終端している。

[0035]

通常時、現用系回線401と予備系回線402とには同じ通信データが流れており、現用系回線インタフェース41-1及び予備系回線インタフェース41-2はそれぞれセルを多重回路2に送信する。予備系回線インタフェース41-2が送信するセルは現用系回線401や現用系回線インタフェース41-1に障害があって、現用系セルが流れない時のための予備である。したがって、通常時には多重回路2における多重制御信号によって予備系セルが多重されず、ヘッダ変換回路3に転送されない。この時のヘッダ変換回路3の動作は図3に示す本発明の一実施例と同様である。

[0036]

図5に示すように、1+1重化冗長構成で現用系回線401または現用系回線インタフェース41-1に障害が発生した場合、その障害の発生を検出すると、これを起因として多重制御信号が変化し、また変換制御信号が回線番号変換部32に通知される。多重回路2は多重制御信号によって現用系回線インタフェース41-1からのセルを多重しないようにすると同時に、予備系回線インタフェース41-2からのセルを多重してヘッダ変換回路3に送信する。この時のヘッダ変換回路の動作を図6に示す。

[0037]

ヘッダ変換部31には現用系セルが流れてこなくなり、代わりに予備系セルが流れてくる。したがって、ヘッダ変換部31はこれまでヘッダ変換テーブル33の回線番号#0を参照していたのが、回線番号#1を参照しようとする。

[0038]

回線番号変換部32は変換制御信号を受信することによって、回線番号#1を 回線番号#0に変換してテーブル参照を行う。これによって、ヘッダ変換部31 は回線番号#1のテーブルを参照しようとしても回線番号#0のテーブルを参照 することになり、その結果、得ることのできるヘッダ変換テーブル33の出力は 障害発生前後で同じになる。よって、ヘッダ変換テーブル33の予備系回線番号 のテーブルを設定せずとも、予備系セルを現用系セルと同じように出力側回線に 出力することができる。

[0039]

図7及び図8は本発明の別の実施例によるATM交換機の動作を示す図であり、図9は図8のヘッダ変換回路3の動作を示す図である。これら図7~図9を参照して本発明の別の実施例によるATM交換機の動作について説明する。尚、本発明の別の実施例によるATM交換機はN:1重化冗長構成のための回線インタフェース部5と、現用系と予備系とを切替えるためのスイッチ回路(SW)6とを備えた以外は本発明の一実施例と同様の構成となっており、同一構成要素には同一符号を付してある。また、同一構成要素は本発明の一実施例と同様の動作を行うが、ヘッダ変換回路3の回線番号変換部32は以下のような動作を行う。

[0040]

本発明の別の実施例によるATM交換機はN:1重化冗長構成をとり、回線インタフェース部5は現用系回線401~403,……がN本に対してN個の現用系回線インタフェース51-1~51-3,……からなる現用系回線インタフェース部5aを備え、N個の現用系回線インタフェース51-1~51-3,……に共通の1つの予備系回線インタフェース51-(N+1)を備えている。

[0041]

本発明の別の実施例によるATM交換機は図4に示す本発明の他の実施例によるATM交換機と同様に、予備系回線インタフェース51-(N+1)が送信するセルは、現用系回線インタフェース部5aのいずれかに障害があって、現用系セルが流れない時のための予備である。

[0042]

したがって、通常時には多重回路2における多重制御信号によって予備系セルが多重されず、ヘッダ変換回路3に転送されない。この時のヘッダ変換回路3の動作は図3に示す本発明の一実施例と同様である。

[0043]

図8に示すように、N:1重化冗長構成である1つの現用系回線インタフェース部5 a の現用系回線インタフェース51-1に障害が発生した場合、図5に示す本発明の他の実施例と同様に、障害の発生を検出すると、これを起因として多重制御信号が変化し、また変換制御信号が回線番号変換部32に通知される。同時に、切替え信号の通知によって回線番号#0の現用系回線インタフェース51-1が受信していた通信データがスイッチ回路6を介して回線番号#N+1の予備系回線インタフェース51-(N+1)が受信する。

[0044]

多重回路2は多重制御信号によって回線番号#0のセルを多重しないようにすると同時に、予備系回線インタフェース51-(N+1)からのセルを多重してヘッダ変換回路3に送信する。この時のヘッダ変換回路3の動作を図9に示す。

[0045]

ヘッダ変換部31には回線番号#0のセルが流れてこなくなり、代わりに予備系セル(回線番号#N+1のセル)が流れてくる。したがって、ヘッダ変換部31はこれまでヘッダ変換テーブル33の回線番号#0を参照していたのが、回線番号#N+1を参照しようとする。

[0046]

回線番号変換部32は変換制御信号を受信したことによって、回線番号#N+1を回線番号#Oに変換してテーブル参照を行う。これによって、ヘッダ変換部31は回線番号#N+1のテーブルを参照しようとしても回線番号#Oのテーブルを参照することになり、その結果、得ることのできるヘッダ変換テーブル33の出力は障害発生前後で同じになる。よって、予備系回線番号N+1のテーブルを系切替えの度に設定し直さずとも、予備系セルを現用系セルと同じように出力側回線に出力することができる。

[0047]

このように、予備系回線のヘッダ変換を現用系回線のヘッダ変換テーブルの参照で代用することによって、予備系回線のテーブル設定が不要となるので、保守者がヘッダ変換テーブル33を設定する手間を軽減することができる。

[0048]

また、常に予備系回線としてのみ使用するインタフェースがある場合、この回線番号のテーブルが不要となり、VPI/VCIをメモリアドレスに変換するデコーダ回路の規模、またはCAMのメモリ量を低減することができ、テーブルデータを収めるRAMの容量も低減することができるので、回路規模及びメモリ量を低減することができ、経済的になるという効果が得られる。

[0049]

さらに、予備系のヘッダ変換のために元の現用系テーブルを参照するので、テーブルから得られる情報が現用系、予備系ともに同一であるので、現用系テーブル設定と予備系テーブル設定との不一致によって系切替えが正常に行えなくなるのを防止することができる。

[0050]

さらにまた、障害が発生する度に元の運用系ヘッダ変換テーブルを予備系ヘッダ変換テーブルにコピーして行うのではなく、障害が発生した元の運用系ヘッダ変換テーブルを参照することで行うため、N:1重化冗長構成時に予備系セル用のデータコピーを実現する手段が不要となる。

[0051]

同様に、障害が発生する度に元の運用系ヘッダ変換テーブルを予備系ヘッダ変換テーブルにコピーして行うのではなく、障害が発生した元の運用系ヘッダ変換テーブルを参照することで行うため、コピー処理を行わない分だけ高速化することができるので、N:1重化冗長構成時に系切替えを高速化することができる。

[0052]

尚、上記の説明では回線番号変換部32をヘッダ変換回路31内に設けているが、予備系回線インタフェース41-2,51-(N+1)内または多重回路2内に設けてもよい。また、ヘッダ変換回路31前段のセルの伝送路上に回線番号変換部32の機能を持つ回路を設けてもよい。

[0053]

【発明の効果】

以上説明したように本発明によれば、回線を通して通信データを受信し、回線 交換を行って所望の回線に出力する際に、少なくとも回線交換を行うための情報 を格納するヘッダ変換テーブルの当該回線に対応する情報を参照するATM交換機において、回線で障害が発生して予備回線に切替える際にヘッダ変換テーブルの障害が発生した回線に対応する情報を参照して所望の回線への交換を行うよう制御することによって、予備系セルのテーブル設定を不要とすることができ、回路規模やメモリ量を低減することができるとともに、系切替えを高速化することができるという効果がある。

【図面の簡単な説明】

【図1】

本発明の一実施例によるATM交換機内の構成を示すブロック図である。

【図2】

本発明の一実施例によるATM交換機の動作を示す図である。

【図3】

図1のヘッダ変換回路の動作を示す図である。

【図4】

本発明の他の実施例によるATM交換機の動作を示す図である。

【図5】

本発明の他の実施例によるATM交換機の動作を示す図である。

【図6】

図5のヘッダ変換回路の動作を示す図である。

【図7】

本発明の別の実施例によるATM交換機の動作を示す図である。

【図8】

本発明の別の実施例によるATM交換機の動作を示す図である。

【図9】

図8のヘッダ変換回路の動作を示す図である。

【図10】

従来例によるATM交換機内の構成を示すブロック図である。

【図11】

1+1重化冗長構成時のヘッダ変換回路の動作を示す図である。

【図12】

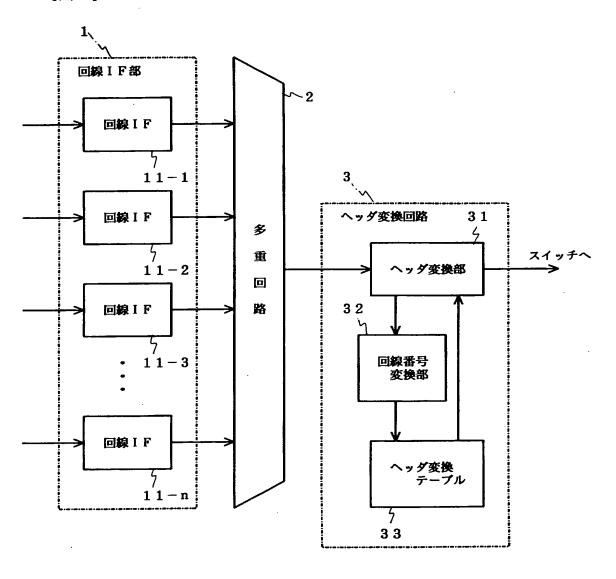
N:1 重化冗長構成時のヘッダ変換回路の動作を示す図である。

【符号の説明】

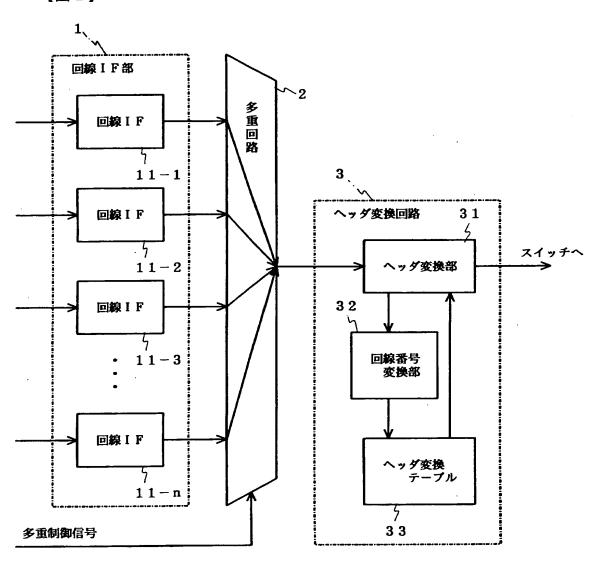
- 1, 4, 5 回線インタフェース部
 - 2 多重回路
 - 3 ヘッダ変換回路
 - 5 a 現用系回線インタフェース部
 - 6 スイッチ回路
- $11-1\sim 11-n$,
- 41-1,
- 51-1~51-3 現用系回線インタフェース
 - 31 ヘッダ変換部
 - 32 回線番号変換部
 - 33 ヘッダ変換テーブル
- 41-2,
 - 51-(N+1) 予備系回線インタフェース

【書類名】 図面

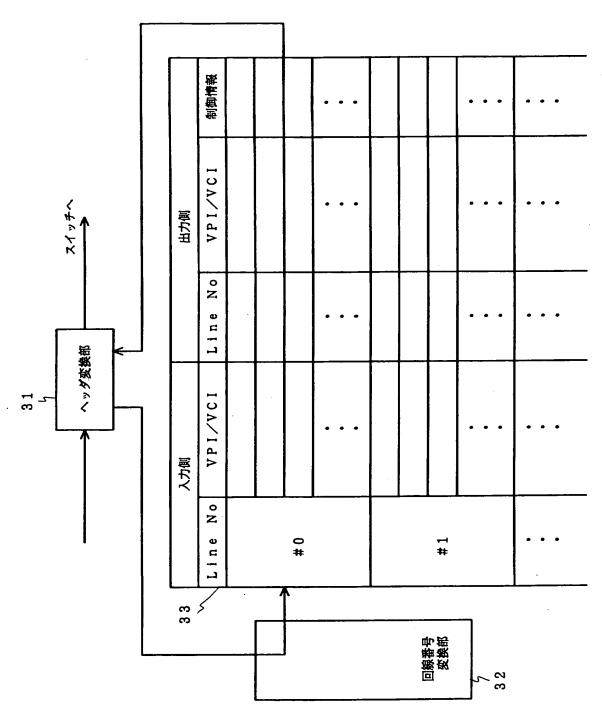
【図1】



【図2】

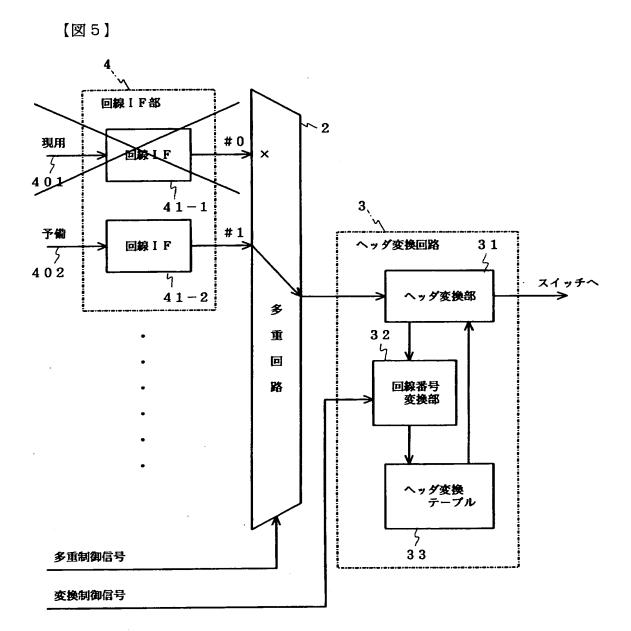


【図3】

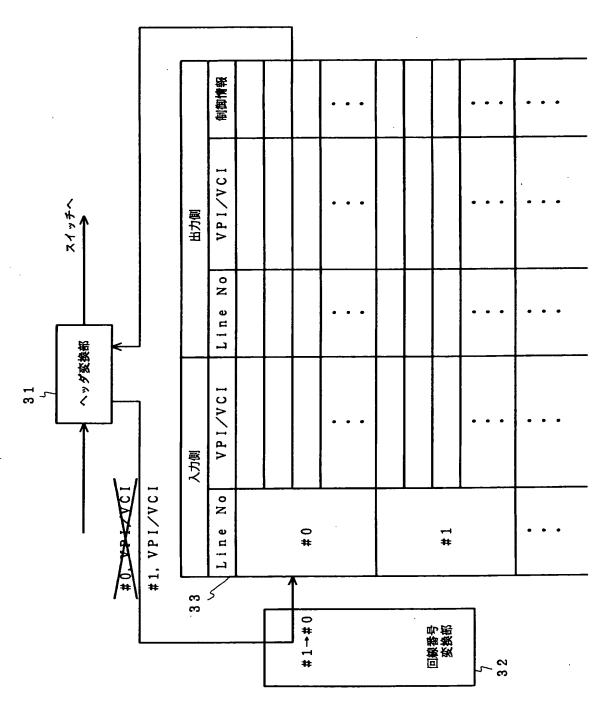


【図4】 回線IF部 現用 回線IF 5 401 5 41-1 3 (予備 ヘッダ変換回路 **3** 1 回線IF × 402 スイッチへ ッダ変換部 41-2 3 2 重 回 回線番号 変換部 路 ヘッダ変**換** テーブル خ 3 3

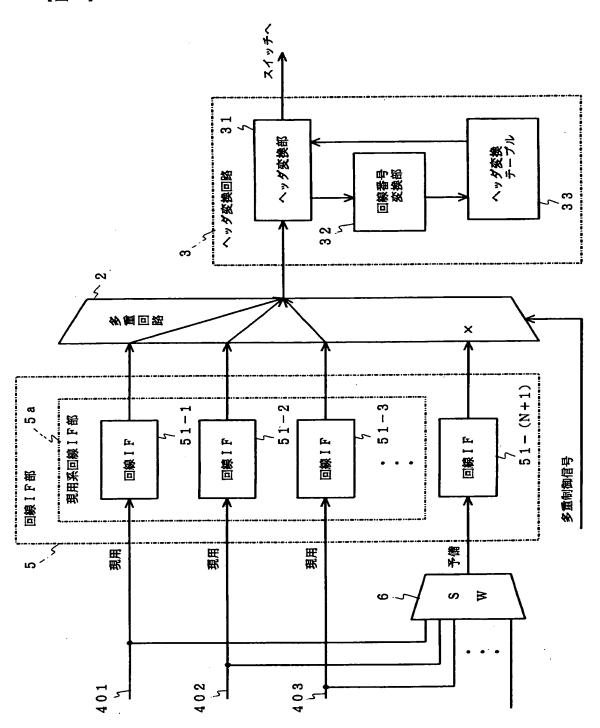
多重制御信号



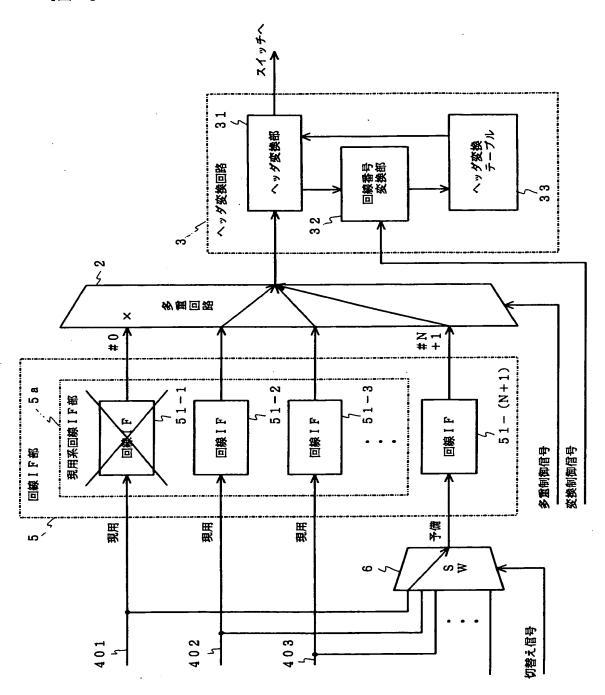
【図6】



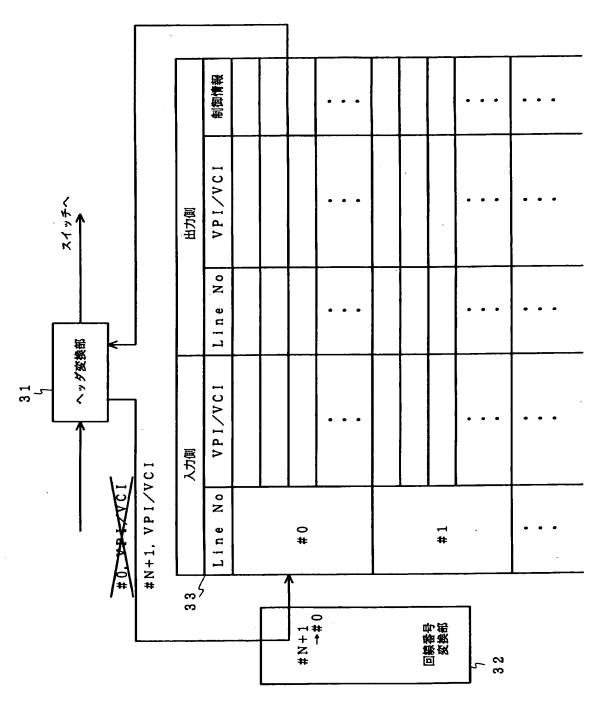
【図7】



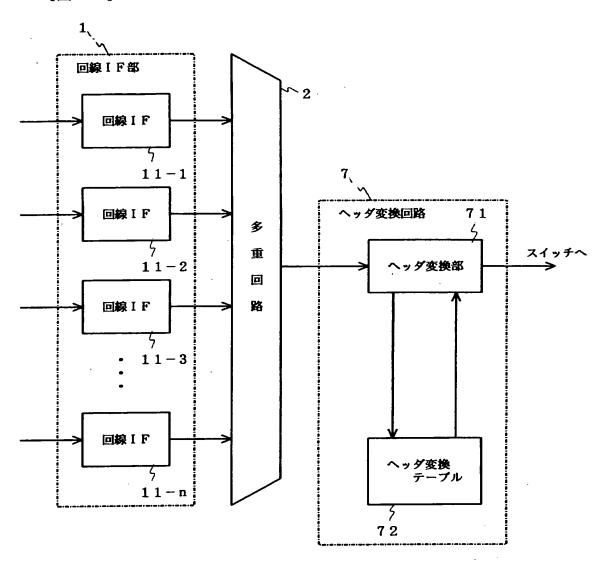
【図8】



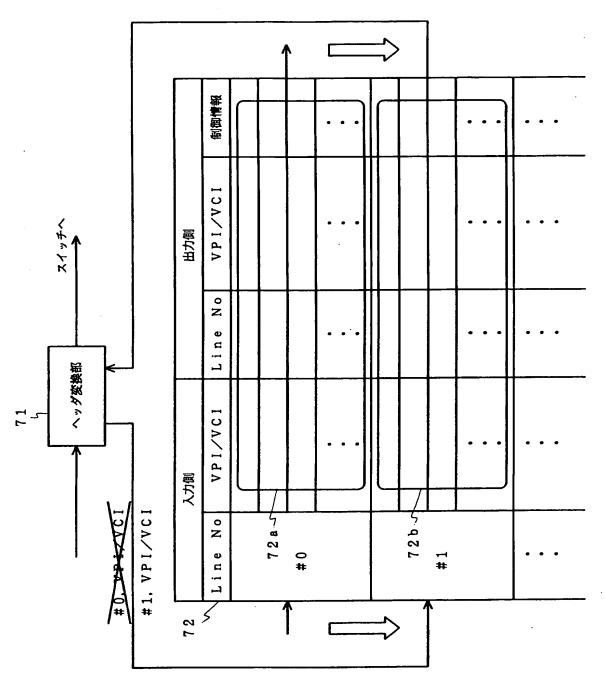
【図9】



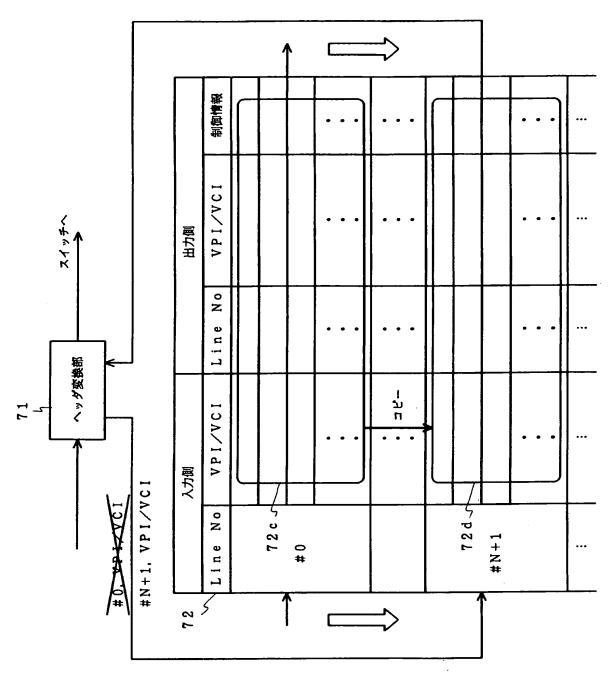
【図10】



【図11】



【図12】



【書類名】 要約書

【要約】

【課題】 予備系セルのテーブル設定を不要とし、回路規模やメモリ量を低減するとともに、系切替えを高速化可能なATM交換機の回線切替え用ヘッダ変換回路を提供する。

【解決手段】 現用系回線または現用系回線インタフェースに障害が発生した場合、ヘッダ変換部31には現用系セルが流れてこなくなり、代わりに予備系セルが流れてくる。ヘッダ変換部31はこれまでヘッダ変換テーブル33の回線番号#0を参照していたのが、回線番号#1を参照しようとする。回線番号変換部32は変換制御信号を受信することによって、回線番号#1を回線番号#0に変換してテーブル参照を行う。この時、ヘッダ変換部31は回線番号#1のテーブルを参照しようとしても回線番号#0のテーブルを参照することになり、ヘッダ変換テーブル33の出力は障害発生前後で同じになる。

【選択図】 図6

出願人履歴情報

識別番号

[000004237]

1. 変更年月日

1990年 8月29日

[変更理由]

新規登録

住 所

東京都港区芝五丁目7番1号

氏 名

日本電気株式会社